

## **Le architetture dei sistemi di elaborazione.**

L'architettura del computer.  
L'unità di elaborazione.  
Le memorie.  
Analisi di un transitorio (carica e scarica di un condensatore).  
I BUS presenti sul PC.  
La gestione degli I/O dal punto di vista funzionale.  
Le architetture non Von Neumann.

## **Ripasso su tabella ascii e codifica binaria**

### **Ambiente di simulazione assembly e codifica binaria “emu8086”**

Registri e variabili; Istruzione MOV.  
Operazioni algebriche  
ADD SUB MUL DIV.  
Interrupt di i/o  
INT 21H/02H INT 21H/09H 21H/0AH  
Gestione di stringhe.  
Caratteri di controllo cursore (codice ascii 10 e 13).  
Istruzioni Loop Call.  
Esercizi sulle operazioni algebriche a 1,2 cifre.  
Esercizi sulla gestione caratteri conversione minuscolo maiuscolo .

**Bit di parità: esercizio su controllo del bit di parità con simulazione sender-receiver (codifica e documentazione utente/sviluppo).**

**CRC: Esercizio crc con simulazione sender-receiver (codifica e documentazione utente/sviluppo).**

## **Fondamenti di Networking.**

Il trasferimento dell'informazione.  
L'architettura a strati ISO-OSI e TCP-IP.

## **Dispositivi per la rete locale.**

La connessione con i cavi in rame.

Le misure sui cavi in rame.

La connessione ottica.

Il cablaggio strutturato degli edifici.