

ITIS "A. AVOGADRO" - TORINO
Programma di Sistemi e reti

Classe III A Inf. Serale - Anno scolastico 2017/18 - Docenti : Domenico Valle, Rocco Barbaro

- 1) L'architettura del computer
 - tipi di computer
 - il modello di Von Neumann

- 2) L'unità di elaborazione (la CPU)
 - l'architettura interna della CPU
 - i registri interni
 - l'ALU
 - le architetture CISC e RISC

- 3) Le memorie
 - la memorizzazione dei bit
 - i tipi di memoria
 - gli indirizzi delle celle di memoria

- 4) I BUS
 - i BUS dati, indirizzi, controlli
 - BUS e sincronismo
 - Front Side BUS, Back Side BUS

- 5) La gestione dell'I/O
 - i dispositivi di I/O

- 6) Il linguaggio Assembly
 - il processore 8086
 - l'assembly 8086
 - la struttura di un programma Assembly
 - le istruzioni di assegnazione, salto, aritmetiche

- 7) Fondamenti di Networking
 - introduzione al networking
 - il trasferimento dell'informazione

Testo: Luigi Lo Russo, Elena Bianchi
Sistemi e reti – vol.1
Hoepli – ISBN: 978-88-203-6661-2

Torino 20/06/2018

Domenico Valle